

Correção do Trabalho TP1 de OrgComp-EC	Observações Gerais	Diagrama de Blocos (1,0)	Registradores (1,0)	Conjunto de Instruções (1,0)	Modos de Endereçamento (1,0)	Modelo de Acesso à Memória (1,0)	Formatos de Instrução (1,0)	Linguagem de Montagem (1,0)	Programa (3,0)	Nota Final
<b>Grupos</b>		<b>1</b>	<b>1</b>	<b>1</b>	<b>1</b>	<b>1</b>	<b>1</b>	<b>1</b>	<b>3</b>	<b>10</b>
<b>G1 - Motorola MC68HC11</b>	Perderam muito tempo na introdução, desnecessariamente.	Não mostraram o diagrama de blocos da CPU, apenas o geral do SoC. (0,4)	OK (1,0)	Apresentação fraca, mostraram algumas estatísticas de instruções, sem apresentar sequer uma das instruções executáveis. (0,3)	Não explicaram o modo imediato corretamente, sem exemplos bons, sem explicações quando um exemplo existe. (0,5)	OK (1,0)	OK (1,0)	Confundiram diretivas com instruções. (0,8)	OK, implementação muito boa. (3,0)	<b>8</b>
<b>G2 - MOS Technology 6502</b>	Apresentação no geral um tanto superficial.	Mostraram um diagrama de blocos bem completo e complexo, mas não deram nenhuma informação sobre ele além do desenho. (0,4)	OK (1,0)	OK (1,0)	OK (1,0)	Faltou totalizar o tamanho do mapa de memória, resto OK. (0,8)	Apresentação muito sucinta, quase nada de aproveitável. Não explicaram uma tabela parcialmente mostrada, muito complexa. (0,4)	Mostraram algumas diretivas de montagem e como criar comentários, faltou o formato geral de um programa. (0,5)	OK (3,0)	<b>8,2</b>
<b>G3 - Motorola MC6809</b>	Confundiram pinagem com instruction set.	Apresentação pobre do diagrama de blocos. (0,7)	OK (1,0)	Apresentação pobre do conjunto de instruções (0,7)	Misturaram endereçamento base com imediato, não deram exemplos de uso de nenhum dos modos. (0,6)	OK (1,0)	Não deram exemplos, chamaram os formatos de instrução de exemplos, incorretamente. (0,6)	OK (1,0)	OK (3,0)	<b>8,6</b>
<b>G4 - Atmel ATmega328P</b>	No geral, muito boa apresentação.	OK (1,0)	OK (1,0)	Apresentação pobre do conjunto de instruções (0,7)	OK. Bem estudado! (1,0)	Relacionaram muito pouco os tamanhos das memórias com os bits do barramento de endereços. (0,7)	Confundiram endereços com conteúdos de um endereço (0,8)	Um tanto limitado, apenas mostraram o formato de uma linha típica de programa contendo uma instrução. (0,6)	OK, mas podia ser bem melhor. (2,8)	<b>8,6</b>
<b>G5 - Motorola MC68000</b>	OK, mas não muito mais que isto.	OK (1,0)	OK (1,0)	Faltou colocar exemplos de instruções com operandos nos slides (0,8)	OK (1,0)	Quase OK, mas com erros. (0,7)	Muito breve como apresentação. (0,8)	OK (1,0)	OK. Funcionou, mas o código testa cada um dos valores em sequência de testes, ao invé de laço. (2,8)	<b>9,1</b>
<b>G6 - Intel I8085</b>	OK	OK (1,0)	OK. Boa apresentação de Matheus. (1,0)	Faltou colocar exemplos de instruções com operandos nos slides (0,8)	OK. Boa apresentação de Jessé. (1,0)	OK (1,0)	OK. Bem apresentado por Pedro (1,0)	OK (1,0)	OK. Funcionou, mas o código testa cada um dos valores em sequência de testes, ao invé de laço. (2,8)	<b>9,6</b>
<b>G7 - Intel I8051</b>	Apresentação bastante confusa, pois não seguiram o detalhamento aconselhado, fica difícil de discernir corretamente os elementos definitórios do I8051 a partir dos slides.	OK, mas confundiram o diagrama de blocos do SoC com o diagrama de blocos da CPU, que era o que interessava aqui. Chamaram o último de "Microarquitectura". (0,9)	Fizeram uma mistura enorme entre os registradores da CPU e registradores de entrada e saída. (0,7)	OK, mas não souberam muito o que falar (sobre as classes de instrução, por exemplo). (0,8)	OK (1,0)	Não exploraram o tamanho da memória de programa. (0,8)	Não abordaram. (0,0)	OK (1,0)	OK, implementação simples. (3,0)	<b>8,2</b>