

Cesar Munari e MiguelAlmeida - 9,5

- Documentação excelente, com link para vídeo que mostra operação do protótipo. Poderiam ter mostrado o final da contagem, salientando que o contador para ao atingir 999,9. (-0,2)
- Código do software está um tanto bagunçado, com a subrotina no meio do programa principal, uma má prática. (-0,3)

Gabriel e Leonardo - 9,8

- Documentação muito boa, já haviam mandado vídeo mostrando a operação básica do protótipo. Poderiam ter mostrado o final da contagem, salientando que o contador para ao atingir 999,9. (-0,2)
- Software bem escrito com duas sub-rotinas bem estruturas e programa principal.

Guilherme Antonini e Ivan Paladin - 10,0, Parabéns!!

- Documentação muito boa, com link para vídeo mostrando operação. Códigos VHDL (hardware) e MIPS (software) bem estruturados e funcionando.

Henrique Mras - 5,1

- Relatório destaca execução dos dois primeiros projetos, e a impossibilidade de avançar no projeto 3, devido a falta de tempo para fazer este trabalho em paralelo com trabalhos de outras disciplinas. (-0,5)
- Projeto 1 de repetir a simulação do programa soma\_vet na MIPS\_with\_BRAMs funcionando ok.
- Projeto 2 de desenvolvimento do software funcionando ok, mas não anexou código na entrega, tive que gerar ele a partir do relatório. (-0,4)
- O problema do memory.vhd gerado para o projeto 2 é que ele possui instruções que existem no MIPS, mas não na MIPS Multiciclo, tais como a instrução syscall e addi (a MIPS multiciclo reconhece a instrução addiu, mas não a addi).
- Projeto 3 (simulação e prototipação do MIPS com memórias e periférico de saída) não iniciado. (-4,0)

Matheus e Nathan - 5,0

- Relatório destaca execução dos dois primeiros projetos, e a impossibilidade de não avançar no projeto 3, devido a falta de tempo para fazer este trabalho em paralelo com trabalhos de outras disciplinas. (-0,5)
- Projeto 1 de repetir a simulação do programa soma\_vet na MIPS\_with\_BRAMs funcionando ok.
- Projeto 2/Projeto 3 - O programa MIPS está ok e o memory.vhd gerado com ele está correto.
  - Mas não há resultados de simulação. (-1,0)
  - Anexaram um projeto Vivado T6 com dois memory.vhd errados, um vazio e um sem nada na área de dados. (-1,0)
  - Os arquivos do diretório "Projeto 3 VHD" contém o memory.vhd correto, mas não possuem arquivo de configuração de forma de onda ou evidência de terem sido simulados. Montei um projeto que simulou a parte inicial corretamente, embora o VHDL do periférico tenha problemas sérios como teste de borda de clock junto com outros testes, o que (foi dito em aula e mostrado em slides) funciona em simulação, mas não necessariamente em hardware (elsif ck'event and ck = '0' and ce='1' and rw='0' then). (-0,5)
  - Não chegaram a montar um projeto de prototipação que funcione. Não há arquivo .xdc (pinagem) nem projeto Vivado de síntese. (-2,0)

Matheus - 1,0

- Não entregou relatório. (-2,0)
- Tem um memory.vhd gerado correto para o programa soma\_vet e arquivos para a simulação deste, e é só.
- Não desenvolveu programa do contador de segundos com precisão de décimos. (-2,0)
- Não há projeto Vivado de prototipação, ou arquivo .bit ou arquivo .xdc. (-3,0)
- Não há projeto Vivado completo nenhum. (-2,0)

Murilo - 7,3

- Relatório destaca os passos de desenvolvimento corretamente, mas dá muito poucos detalhes sobre a parte final do trabalho (simulação e prototipação do MIPS com memórias e periférico). (-0,7)
- Projeto 1 de repetir a simulação do programa soma\_vet na MIPS\_with\_BRAMs funcionando ok.
- Projeto 2 de desenvolvimento do software funcionando ok, mas parece um pouco rápido demais na simulação MARS.
  - memory.vhd gerado corretamente, mas possui instruções addi que não são reconhecidas pela MIPS multiciclo
- Projeto 3 - Está montado corretamente, sintetiza e prototipa, mas não está funcionando na placa, provavelmente devido ao problema da instrução addi. (-2,0)